

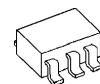
低飽和型レギュレータ

概要

NJM2861/62はバイポーラプロセスを使用し、ローノイズ、高リップル除去比を実現した低飽和型レギュレータです。

MTP5の小型パッケージに搭載し、出力電流100mA、小型1 μ Fセラミックコンデンサ対応の為、携帯通信機器の応用に最適です。

外形

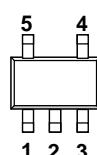


NJM2861F/62F

特徴

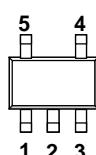
高リップル除去比	70dB typ. ($f=1\text{kHz}, V_o=3\text{V}$ 品)
ローノイズ	$V_{no}=30\mu\text{VRms}$ typ. ($C_p=0.01\mu\text{F}$)
1.0 μF セラミックコンデンサ対応 ($V_o = 2.7\text{V}$)	
出力電流	$I_o(\text{max.})=100\text{mA}$
高精度出力電圧	$V_o \pm 1.0\%$
低入出力間電位差	0.10V typ. ($I_o=60\text{mA}$ 時)
ON/OFF制御付	
サーマルシャットダウン回路内蔵	
過電流保護回路内蔵	
バイポーラ構造	
パッケージ	SOT-23-5(MTP5)

端子配列



- 1.CTRL(アクティブハイ)
- 2.GND
- 3.NOISE BYPASS
- 4. V_{OUT}
- 5. V_{IN}

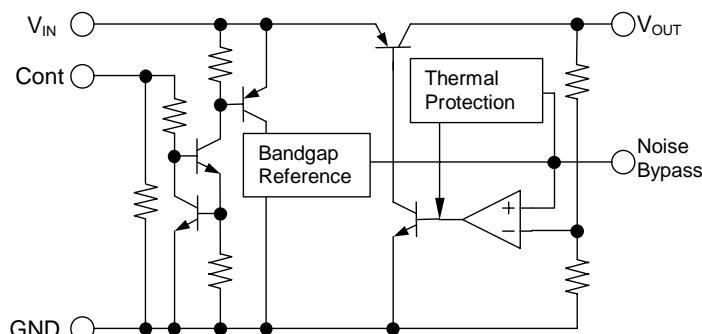
NJM2861F



- 1. V_{IN}
- 2.GND
- 3.CTRL(アクティブハイ)
- 4.NOISE BYPASS
- 5. V_{OUT}

NJM2862F

等価回路図



NJM2861/62

出力電圧ランク

品名	出力電圧	品名	出力電圧	品名	出力電圧
NJM286xF21	2.1V	NJM286xF285	2.85V	NJM286xF38	3.8V
NJM286xF25	2.5V	NJM286xF03	3.0V	NJM286xF04	4.0V
NJM286xF26	2.6V	NJM286xF31	3.1V	NJM286xF46	4.6V
NJM286xF27	2.7V	NJM286xF33	3.3V	NJM286xF47	4.7V
NJM286xF28	2.8V	NJM286xF35	3.5V	NJM286xF05	5.0V

絶対最大定格 (Ta=25)

項目	記号	定格	単位
入力電圧	V _{IN}	+14	V
コントロール電圧	V _{CONT}	+14(*1)	V
消費電力	P _D	SOT-23-5 350(*2) 200(*3)	mW
動作温度	T _{opr}	- 40 ~ +85	
保存温度	T _{stg}	- 40 ~ +125	

(*1) : 入力電圧が14V以下の場合は入力電圧と等しくなります。

(*2) : 基板実装時 114.3 x 76.2 x 1.6mm(2層)でEIA/JEDEC規格準拠による。

(*3) : 単体時

電気的特性

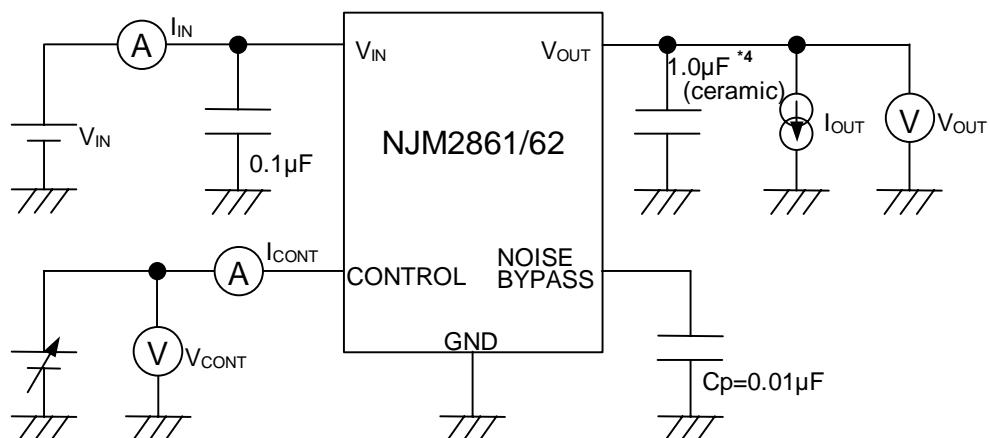
(V_{IN}=Vo+1V, C_{IN}=0.1μF, Co=1.0μF: Vo 2.7V (Co=2.2μF: Vo 2.6V), Cp=0.01μF, Ta=25)

項目	記号	条件	最小	標準	最大	単位
出力電圧	Vo	I _O =30mA	-1.0%	-	+1.0%	V
無負荷時無効電流	I _Q	I _O =0mA, I _{cont} 除く	-	120	180	μA
OFF時無効電流	I _{Q(OFF)}	V _{CONT} =0V	-	-	100	nA
出力電流	I _O	Vo - 0.3V	100	130	-	mA
ラインレギュレーション	Vo/ V _{IN}	V _{IN} =Vo+1V ~ Vo+6V, I _O =30mA	-	-	0.10	%/V
ロードレギュレーション	Vo/ I _O	I _O =0 ~ 60mA	-	-	0.03	%/mA
入出力間電位差	V _{I-O}	I _O =60mA	-	0.10	0.18	V
リップル除去比	RR	ein=200mVrms, f=1kHz, I _O =10mA, Vo=3V品	-	70	-	dB
出力電圧温度係数	Vo/ Ta	Ta=0 ~ 85 , I _O =10mA	-	± 50	-	ppm/
出力雑音電圧	V _{NO}	f=10Hz ~ 80kHz, I _O =10mA, Vo=3V品	-	30	-	μVrms
出力ON制御電圧	V _{CONT(ON)}		1.6	-	-	V
出力OFF制御電圧	V _{CONT(OFF)}		-	-	0.6	V

各出力電圧共通表記としているため、個別仕様書とは異なることがあります。

別途仕様書にて確認の程、お願いいたします。

測定回路図

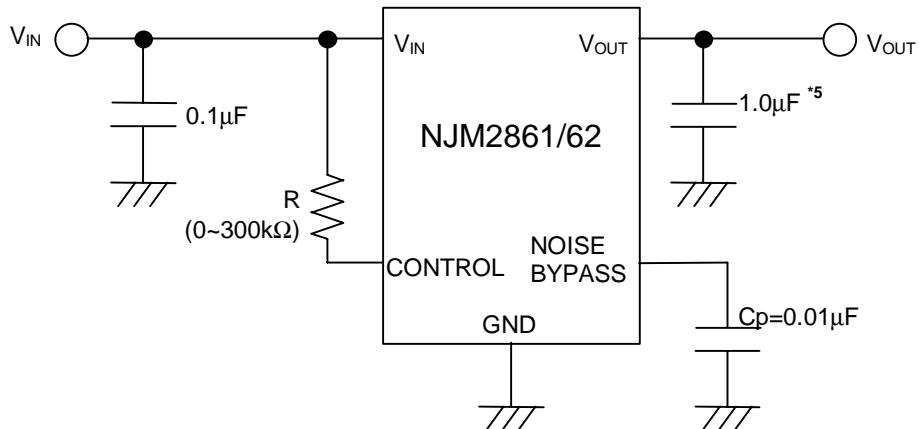


*4 $V_o \leq 2.6V$ version: $C_o = 2.2\mu F$ (ceramic)

NJM2861/62

応用回路例

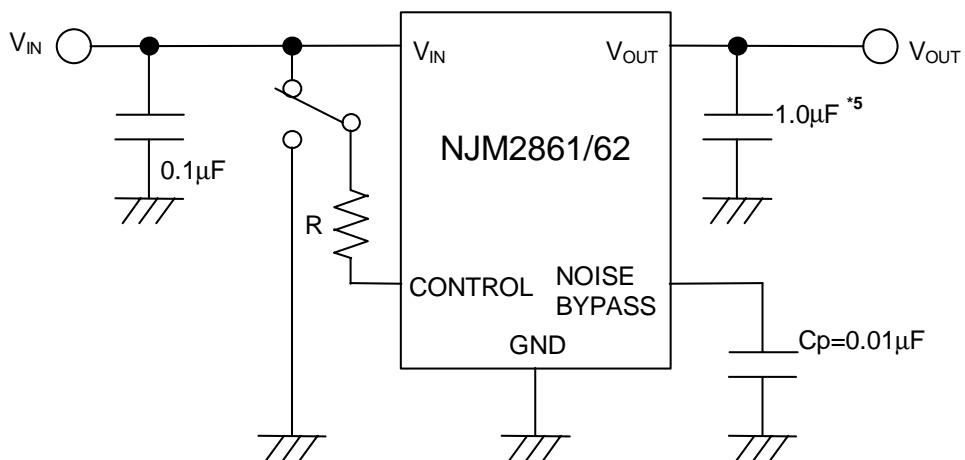
ON / OFF 機能を使用しないとき



*5 $V_{O \leq 2.6V}$ version: $C_o = 2.2\mu F$

コントロール端子は V_{IN} に接続してください。

ON / OFF 機能を使用したとき



*5 $V_{O \leq 2.6V}$ version: $C_o = 2.2\mu F$ (ceramic)

コントロール端子は H レベルで ON し、オープンもしくは GND レベルで OFF します。

ノイズバイパスコンデンサ C_p について

ノイズバイパスコンデンサ C_p はバンドギャップ基準電圧から発生するノイズを取り除きます。そのため、ノイズバイパスコンデンサ C_p を大きくすると、ノイズ低減やリップルリジェクション向上が図れます。しかし、推奨値未満 ($C_p < 0.01\mu F$) にすると、発振する場合がありますので、ノイズバイパスコンデンサ C_p は推奨値以上の容量を接続してください。

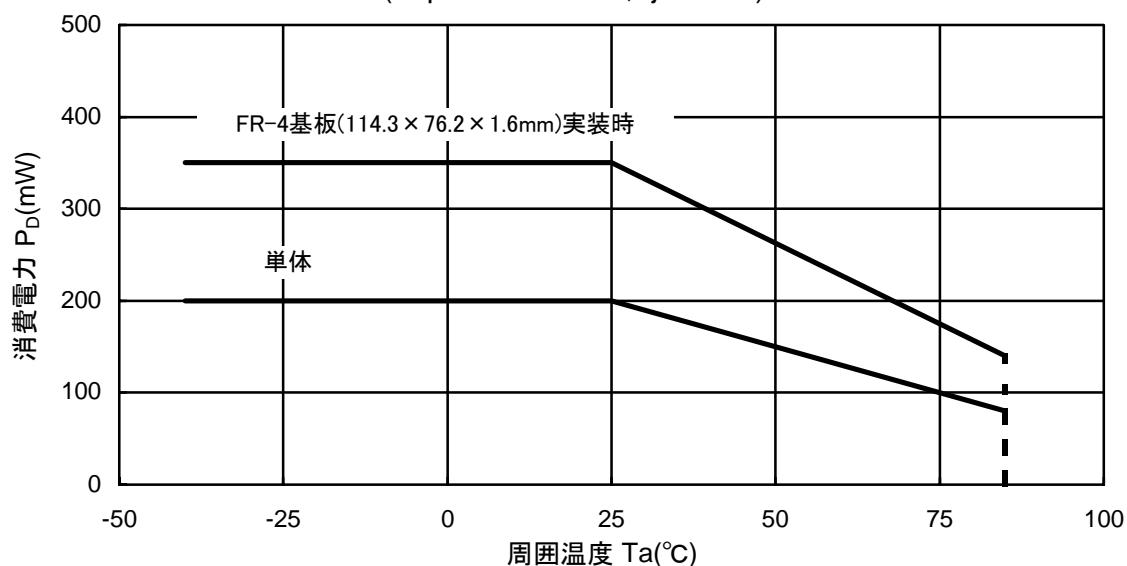
コントロール端子 - V_{IN} 間に抵抗 R を接続する場合

コントロール端子 - V_{IN} 間にプリアップ抵抗 R を接続するとコントロール電流は低減されますが、出力ON制御の最低電圧は上昇します。

また、出力ON制御の最低電圧/電流は周囲温度によって変動しますので、抵抗 R を挿入される場合は特性例の温度特性をご確認の上、起動不良を起こさないようなマージンを持った抵抗値を決定してください。

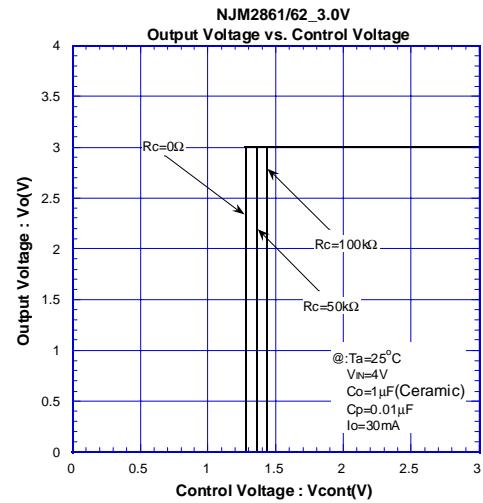
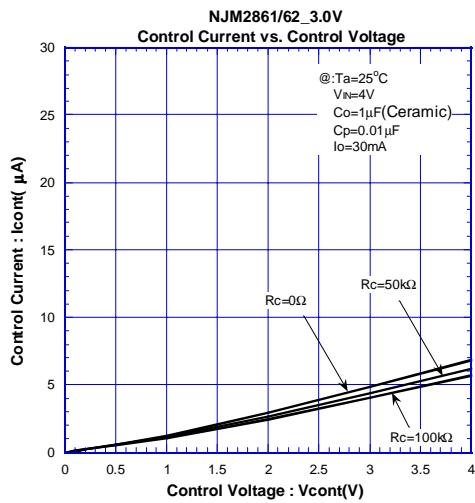
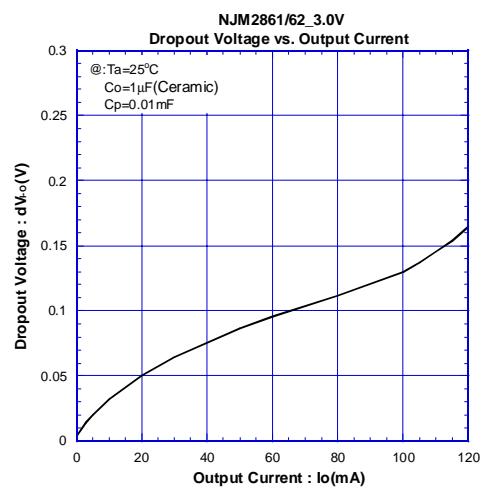
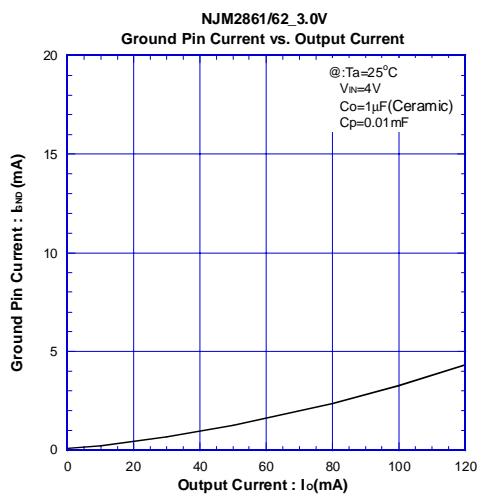
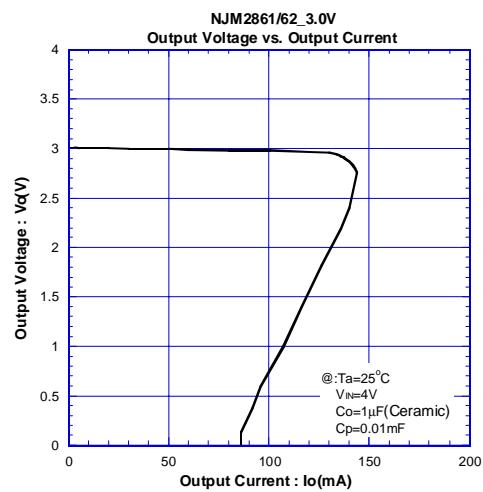
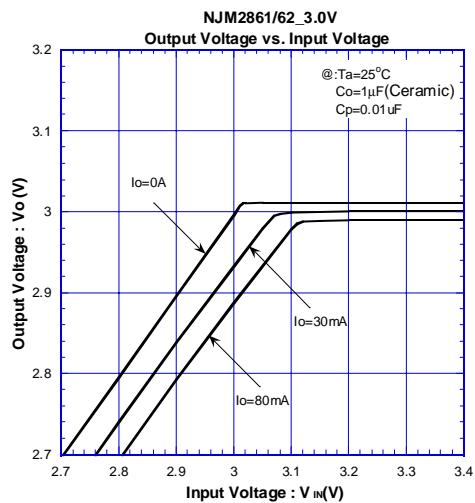
■ 消費電力-周囲温度特性例

NJM2861/62F 消費電力特性例
(Topr=-40~+85°C, Tj=125°C)

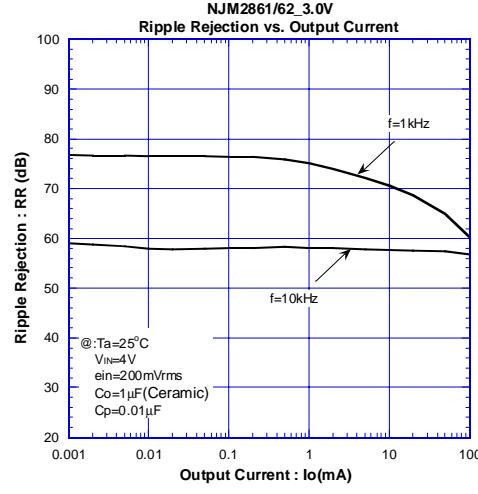
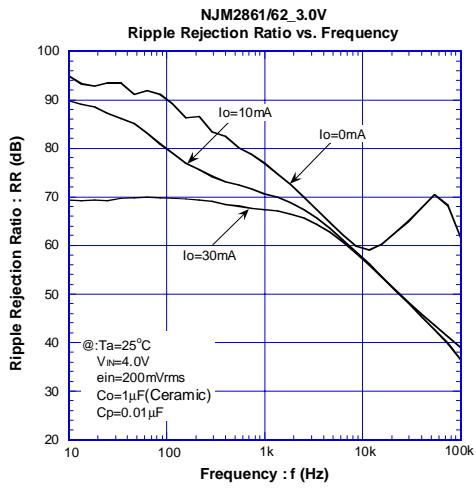
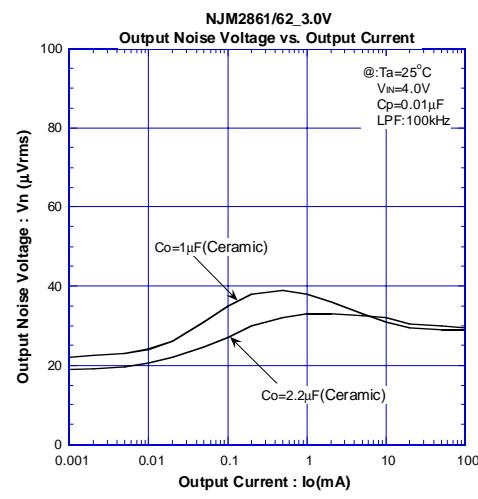
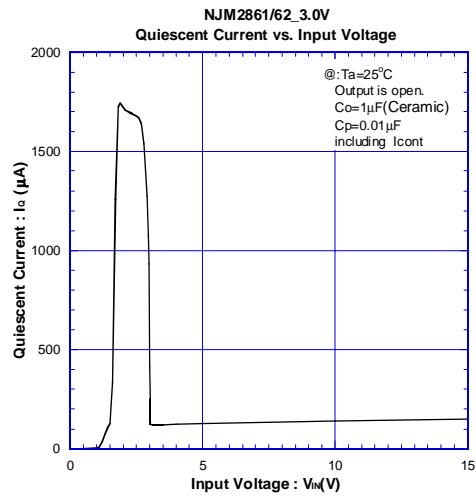
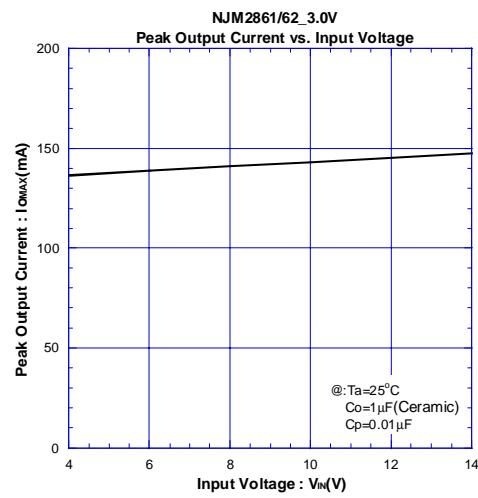
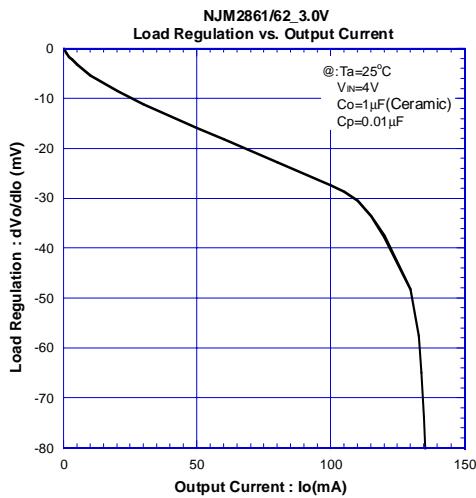


NJM2861/62

特性例

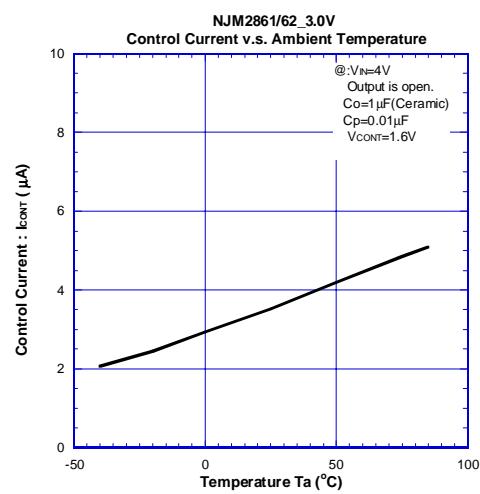
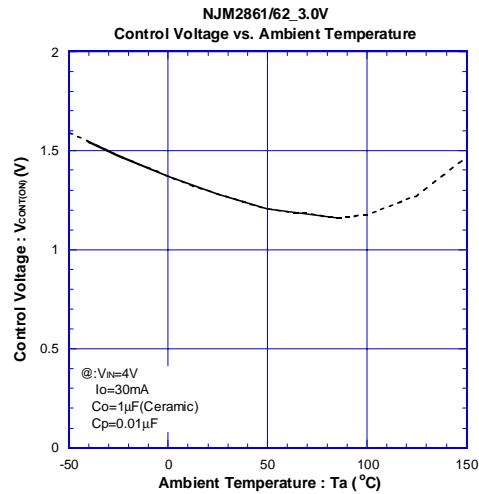
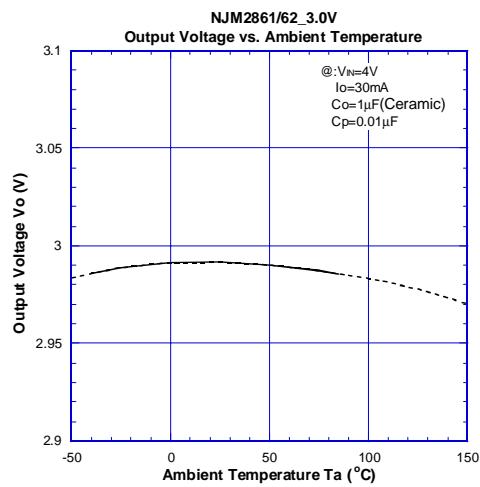
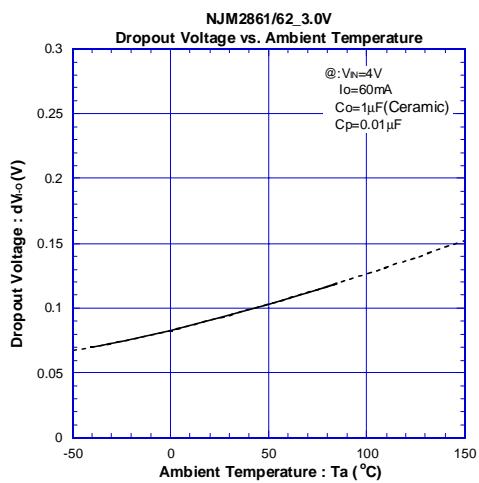
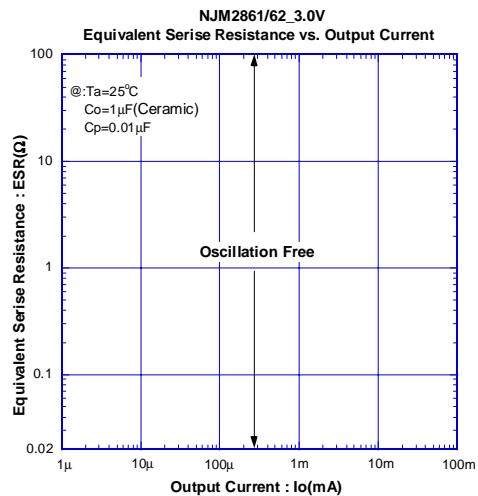


特性例

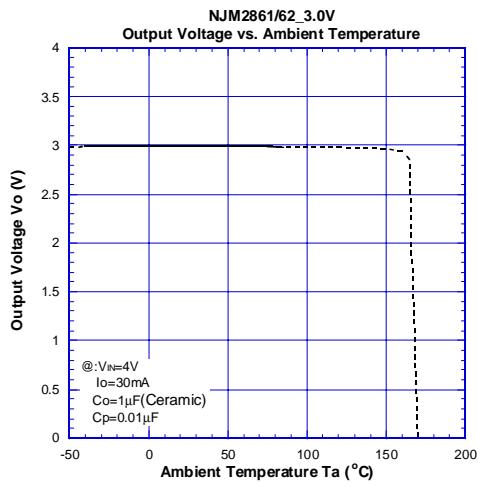
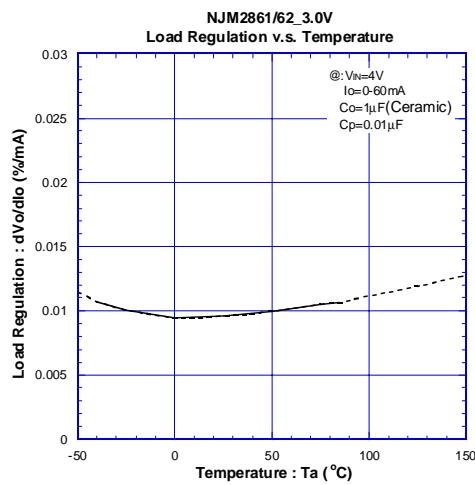
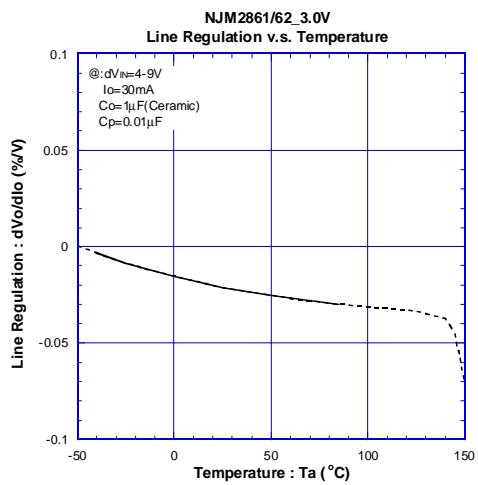
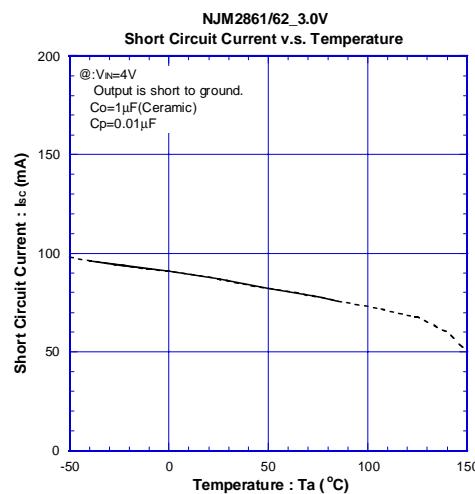
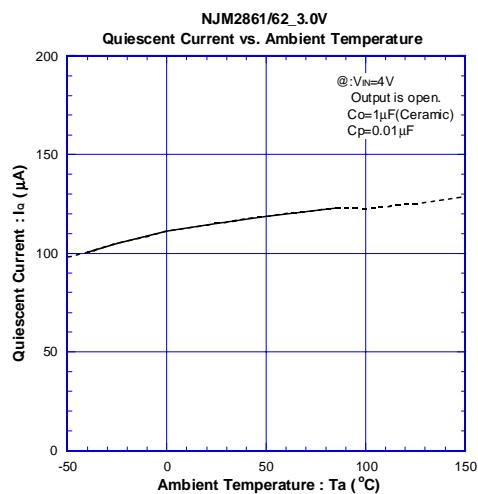


NJM2861/62

特性例

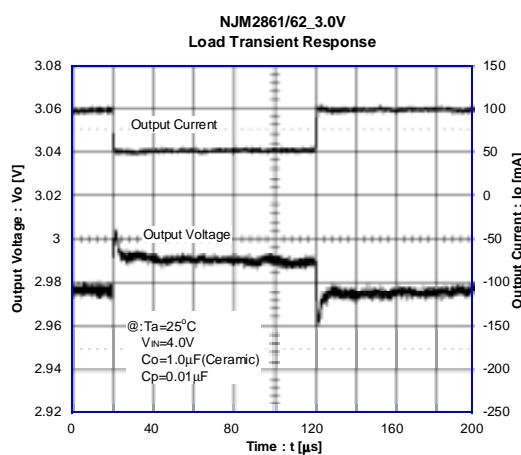
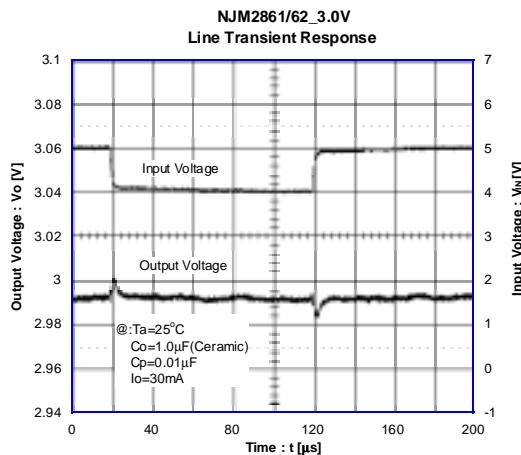
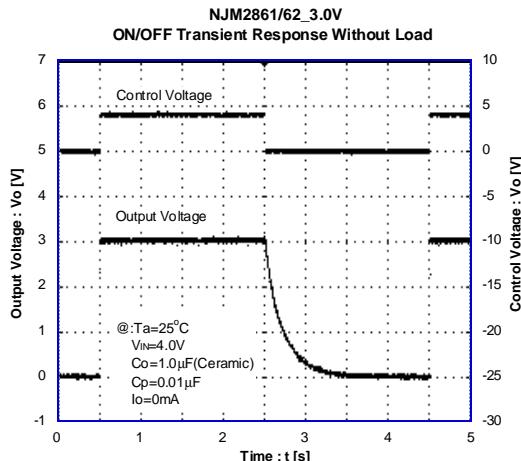
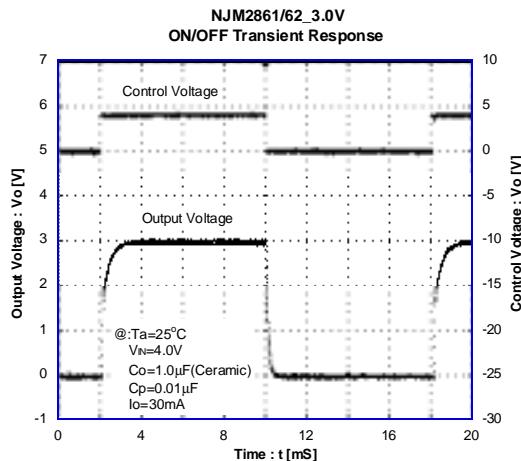


特性例



NJM2861/62

特性例



<注意事項>
このデータブックの掲載内容の正確さには
万全を期しておりますが、掲載内容について
何らかのがれなく保証を行うものではありません。
とくに応用回路については、製品の代表
的な応用例を説明するためのものです。また、
工業所有権その他の権利の実態や特許権を伴
うものではなく、第三者の権利を侵害しない
ことを保証するものではありません。